

## Yann Gazounaud

15 Rue Agnès Sorel, 42170, St-Just St-Rambert

Tél: 04 77 52 37 28

Mobile: 06 87 91 92 08

Email: [yann.gazounaud@hexaprojet.com](mailto:yann.gazounaud@hexaprojet.com)

54 ans, Marié, 3 enfants

## **CONSULTANT FORMATEUR INDEPENDANT – CERTIFIE PMP® (No 1295270)**

---

**25 ans d'expérience** sur plusieurs sites multinationaux (6 ans passés aux USA) dans :

- La gestion de **projets** de 2M€ à 10 M€
- L'encadrement d'**équipes** de 10 à 40 personnes
- Le développement de **systèmes** industriels de haute technologie
- Le conseil et la formation

### **Compétences**

---

#### **Gestion de projet :**

- Définition et mise en place des stratégies de développement de projets
- Prise en charge de projets depuis la spécification jusqu'à la mise en production et en conformité
- Gestion pluridisciplinaire et multiculturelle

#### **Gestion de bureau d'études**

- Définition et mise en place des processus, méthodologies et outils de développement
- Développement des compétences « métier ». Protection de propriété intellectuelle
- Définition des "roadmap" technologiques. Veille technologique

#### **Compétences techniques**

- Conception et développement d'architecture système (électronique, logiciel, mécanique)
- Mise en production

#### **Compétences pédagogiques**

- Élaboration et animation de formations en gestion de projet sur les thèmes « organisation », « méthodologie » et « comportement relationnel »

### **Expériences Professionnelles**

---

Depuis 2009 – **Hexaprojet**, EURL

#### **Consultant formateur indépendant**

France

- Audit et mise en place de méthodologies de gestion de projet. Accompagnement.
- Animation de formations en gestion de projet et à la préparation à la certification PMP®
- Élaboration de formations et séminaires « sur mesure »

1989 à 2008 – **Schlumberger**, Division Automatic Test Equipment – **Credence** (1500 salariés)

#### **Chef de projet, Testeur « Sapphire DPI »**

France, 12 mois (2007-2008)

- Responsable du développement hardware d'un testeur destiné à la validation des dernières générations de microprocesseurs, utilisant des protocoles et vitesses d'interfaces de bus inédits. La validation précise et rapide de ces composants permet à nos clients de rester maîtres sur leur marché.
- Projet développé sur 4 sites (2 aux USA, UK, France)
- Plusieurs systèmes ont été installés avec succès chez nos clients.

**Responsable NPI (New Product Introduction)**

France, 9 mois (2006-2007)

- Responsable de l'introduction et du suivi en production des produits développés par le site R&D de St Etienne. Les enjeux sont la livraison dans les temps et aux spécifications.
- Mes responsabilités incluent la définition des procédés de fabrication et de test, le développement des bancs de test, la gestion de la documentation de production, l'analyse et l'optimisation des rendements de production, la coordination des sous-traitants de production.

**Responsable de bureau d'études – Cartes digitales**

France, 14 mois (2005-2006)

- Responsable mondial des développements hardware digitaux pour les testeurs Sapphire.
- Encadrement d'une équipe de 20 personnes sur 3 sites, aux USA et en France.

**Chef de projet – Instrument Sapphire D6408**

USA, 10 mois (2005)

- Responsable du développement de l'instrument D6408 du testeur Sapphire permettant la caractérisation d'entrées/sorties ultra rapides (6.4Gbps). Cette capacité était alors unique sur le marché et a nécessité l'intégration de composants custom très rapides (SiGe).

**Responsable du centre de développement de microélectronique**

USA, 5 ans (2000-2005)

- Responsable de la définition et du développement des composants custom utilisés pour la plateforme Sapphire (Asic « Full Custom », Process Cmos 0.25um et SiGe)
- Ces composants permettent le niveau d'intégration, de coût, et de performances indispensables pour générer les algorithmes (séquenceurs) et signaux (formateurs) nécessaires au test de composants complexes (Microprocesseurs, composants SOC, mémoires...)
- Encadrement d'une équipe de 40 personnes.
- Ces composants sont aujourd'hui utilisés avec succès dans tous les testeurs Sapphire.

**Chef de projet – Testeur de mémoire Rambus RDX2400**

USA, 1 an (1999-2000)

- Responsable du développement hardware du testeur RDX2400, permettant la réduction du coût de test (en parallèle par 32) des mémoires Rambus. Ces mémoires utilisent des protocoles de communication complexes et rapides, jusque là impossibles à tester en parallèle massif.
- Projet développé conjointement entre les centres de développement USA et France

**Chef de projet – Testeur ITS9000CV**

France, 5 ans (1994-1999)

- Responsable du développement du tester ITS9000CV ainsi que de plusieurs options ITS9000.

**Ingénieur études hardware**

France, 5 ans (1989-1994)

- Développement de cartes digitales et analogiques ainsi que de programmes de diagnostic et de calibration pour le testeur ITS9000MX

**Formations**

---

- École Nationale Supérieure d'Électronique et de Radioélectricité de Grenoble (INPG) – 1988
- DEA de microélectronique (INPG) – 1988
- Math sup/Spé P' – 1982 à 1985

**Autres compétences**

---

- Maîtrise de Microsoft Office, Microsoft Project, Agile